



Computer Architecture 1

8086 برمجة المعالج

The 8086 Microprocessor
programming

Lecture 3

Prof Dr. Eng. Mariam M. Saii

هيئة الأوامر في لغة التجميع

• الشكل العام للأمر بلغة التجميع هو:

المختصر: [العلامة]
[Label]: mnemonic

[المعامل]
[operand]

[التعليق]
[; command]

BRADD: ADD AX, [BX]; add memory content of BX to AX

أنماط العنونة ADDRESSING MODE

- أنماط العنونة: هي الطرق التي يمكننا بواسطتها الحصول على المعطيات من الذاكرة أو من منافذ الدخل/خرج. كما يمكننا بواسطتها الانتقال إلى موقع ذاكرة معين لجلب التعليمات.
- من هذا التعريف تنشأ لدينا طريقتان رئيسيتان للعنونة. عنونة المعطيات، وعنونة الانتقال.

أنماط عنونة المعطيات

- يقصد بعنونة المعطيات الطرق التي يمكن للمعالج من خلالها الحصول على الحدود التي تطبق عليها التعليمات. وتقسم إلى :
 - عنونة المعطيات
 - عنونة بوابات الإدخال والإخراج.
 - عنونة السلاسل

أنماط عنونة المعطيات

- يمكن للمعالج الحصول على المعطيات بأربع طرق
 - المعطيات موجودة في شكل الأمر
 - المعطيات مخزنة في أحد المسجلات الداخلية
 - المعطيات مخزنة في الذاكرة
 - المعطيات موجودة على إحدى منافذ الدخل

العنونة الفورية Immediate Addressing

- وتكون المعطيات بطولها 8 أو 16 خانة وتوجد في شكل الأمر وتمتاز هذه الطريقة بسرعتها.

MOV AL, 16 H \longleftrightarrow AL \leftarrow 16 H

- الحد المصدر معنون بالطريقة الفورية أي مذكور في شكل الأمر.

الأمر

المعطيات

العنوانة السجلية REGISTERING ADDRESSING

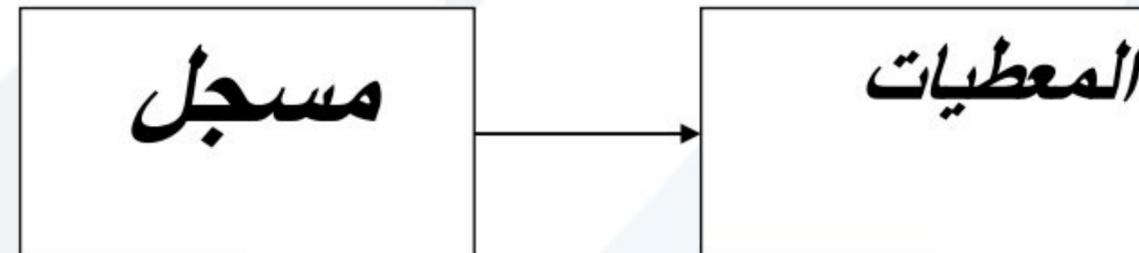
- المعطيات موجودة في المسجل الذي يحدده الأمر، بطريقة أخرى المعطيات تكون في إحدى المسجلات ذات الطول 16 خانة التالية:

AX – BX – CX – DX – SI – DI – SP – BP أو في إحدى مسجلات ذات الطول 8 خانات التالية: AL – AH – BL – BH – CL – CH – DL – DH

MOV AX, BX ↔ AX ← BX

الأمر

مسجل



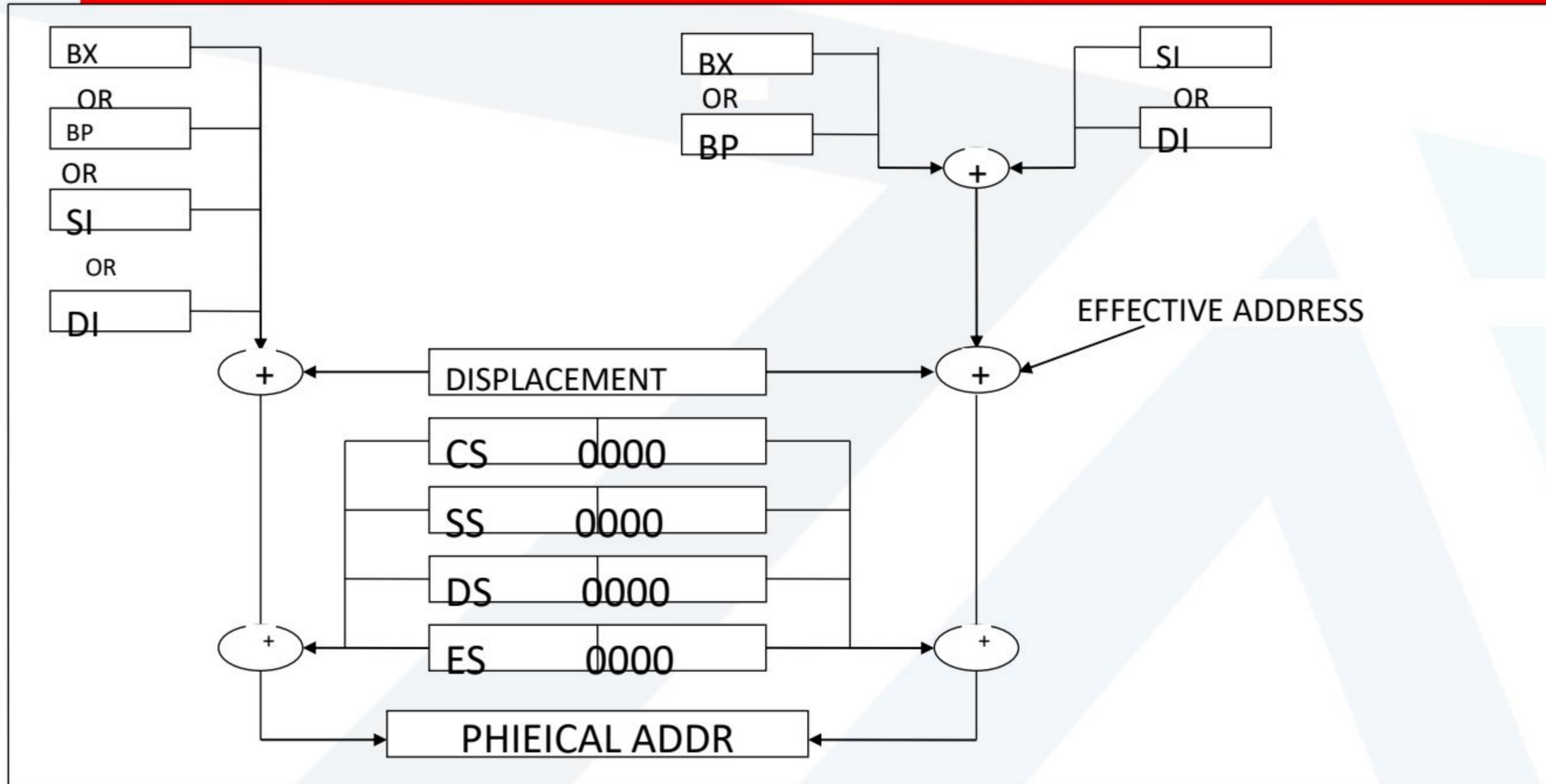
أنماط عنونة المعطيات المخزنة في الذاكرة

- للحصول على المعطيات من الذاكرة يقوم المعالج بالعديد من الطرق الحسابية التي يدخل فيها استخدام المسجلات لتشكيل عنوان فيزيائي مكون من 20 خانة.
- ويتم ذلك على مرحلتين. الأولى مرحلة حساب العنوان الفعال والثانية مرحلة حساب العنوان الفيزيائي.

أنماط عنوانة المعطيات المخزنة في الذاكرة

- نطلق تعبير العنوان الفعال EFFECTIVE ADDRESS على الانزياح الذي يحسبه المعالج للحصول على حد معين من الذاكرة، ونرمز له اختصاراً بـ EA.
- وهو عبارة عن رقم بدون إشارة مؤلف من 8 أو 16 خانة ويعبر عن بعد الحد المطلوب عن بداية قطاع ما.

أنماط عنوانة المعطيات المخزنة في الذاكرة



أنماط عنونة المعطيات المخزنة في الذاكرة

- العناصر التي تدخل في حساب العنوان الفعال وهي:
 - الانزياح: وهو رقم مؤلف من 8 أو 16 خانة يضمن في التعليمات.
 - محتوى مسجل أساس (BX, BP): ويشكل هذا المحتوى انزياحاً يمكن تغييره بسهولة بتغيير محتوى مسجل الأساس.
 - محتوى مسجل دليلي (SI, DI): والذي يمنح فرصة إضافية لحساب الانزياح بتغيير محتوى هذه المسجلات.
- حساب العنوان الفيزيائي المؤلف من 20 خانة يتم بإضافة العنوان الفعال إلى محتوى مسجل القطاعات بعد إزاحته أربع مواقع إلى اليسار (أي ضرب به ب 16).

عنونة المعطيات المخزنة في الذاكرة

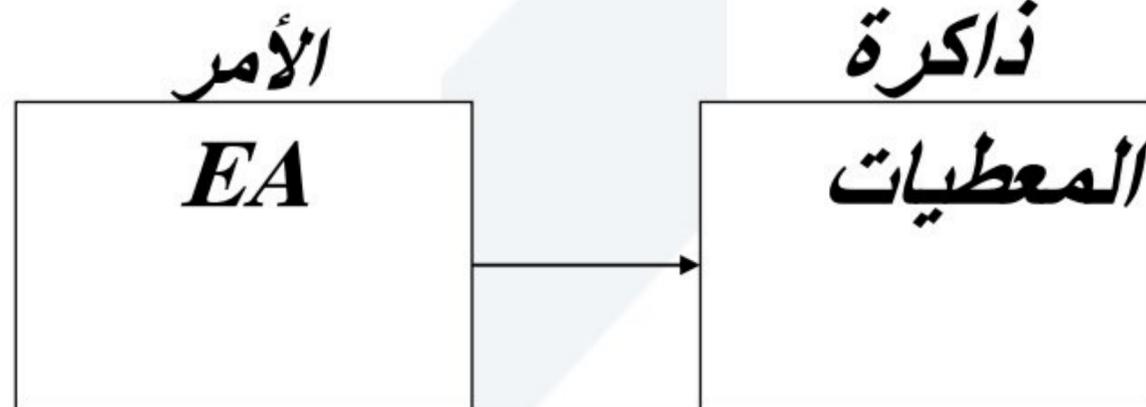
- يمكن تقسيم أنماط عنونة المعطيات في الذاكرة إلى:
 - العنونة المباشرة Direct addressing
 - سجلاتية غير مباشرة REGISTERING INDIRECT ADDRESSING
 - عنونة أساسية Based Addressing
 - عنونة دليلية Indexed Addressing
 - عنونة دليلية أساسية Based Indexed Addressing
 - عنونة مختلطة
 - عنونة أساسية مباشرة Based Direct Addressing
 - عنونة دليلية مباشرة Indexed Direct Addressing
 - عنونة دليلية أساسية مباشرة Based Indexed Direct Addressing

عنونة المعطيات المخزنة في الذاكرة: العنونة المباشرة

- عنوان المعطيات وارد في شكل الأمر، ويكون بطول 16 خانة. نحسب العنوان الفيزيائي بإضافة الرقم الموجود في حقل الإزاحة في التعليمة إلى قطاع المعطيات بعد إزاحته أربع خانات إلى اليسار.

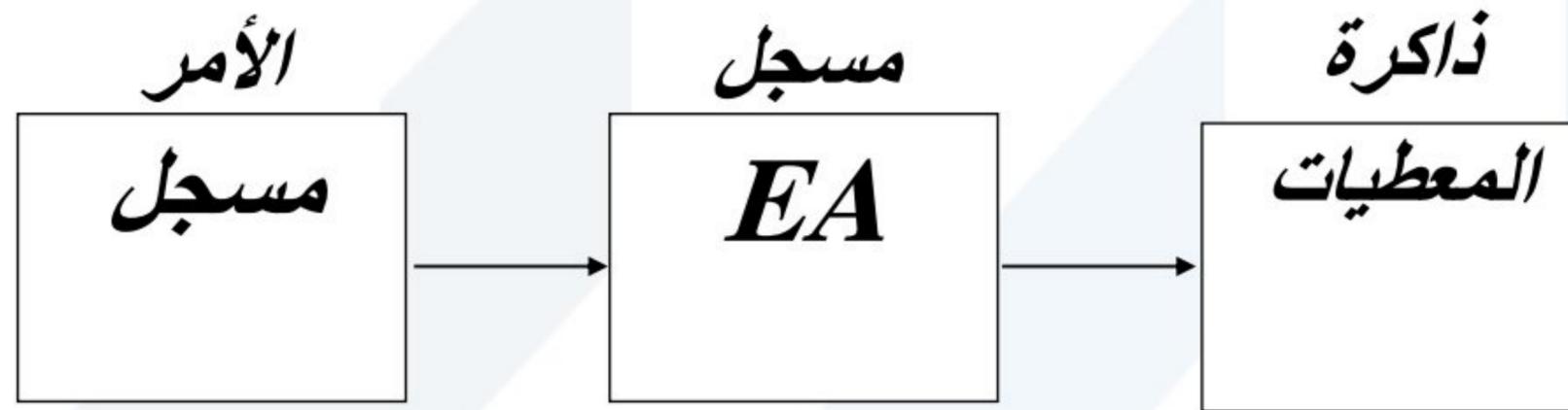
MOV AX, [1632H] ↔ AX ← [1632H]

$$PA = (DS) * 16 + 1632$$



عنوانة المعطيات المخزنة في الذاكرة: سجلاتية غير مباشرة

- يحسب العنوان الفعال مباشرة من أد المسجلات الدليلة أو مسجلات أساسية
 - عنوانة أساسية Based Addressing
 - عنوانة دليلية Indexed Addressing
 - عنوانة دليلية أساسية Based Indexed Addressing



سجلاتية غير مباشرة : العنوان الأساسية

- العنوان الفعال للمعطيات موجود في $EA=\{(BX) (BP)\}$ المحدد في الأمر.
- نحسب العنوان الفيزيائي بإضافته إلى قطاع المعطيات DS أو قطاع الكدسة SS بعد إزاحته أربع خانات إلى اليسار.

$MOV\ AX,\ [BX] \longleftrightarrow AX \leftarrow [BX]$

$PA = (DS) * 16 + BX$

$MOV\ AX,\ [BP] \longleftrightarrow AX \leftarrow [BP]$

$PA = (SS) * 16 + BP$

سجلاتية غير مباشرة : العنوان الدليلية

- العنوان الفعال للمعطيات موجود في $EA=\{(DI) (SI)\}$ المحدد في الأمر.
- نحسب العنوان الفيزيائي بإضافته إلى قطاع المعطيات DS أو قطاع الكدسة SS بعد إزاحته أربع خانات إلى اليسار.

$MOV AX, [SI] \longleftrightarrow AX \leftarrow [SI]$

$PA = (DS) * 16 + SI$

$MOV AX, [DI] \longleftrightarrow AX \leftarrow [DI]$

$PA = (DS) * 16 + DI$

سجلاتية غير مباشرة : العنوان الدليلية الأساسية

- العنوان الفعال للمعطيات موجود في { (SI) (DI) أو (BP) (BX) } EA=المحدد في الأمر.
- نحسب العنوان الفيزيائي بإضافته إلى قطاع المعطيات DS أو قطاع الكدسة SS بعد إزاحته أربع خانات إلى اليسار.

MOV AX,[BX]. [SI] \longleftrightarrow AX ← [BX]+[SI]

PA= (DS)*16+BX+SI; or DI

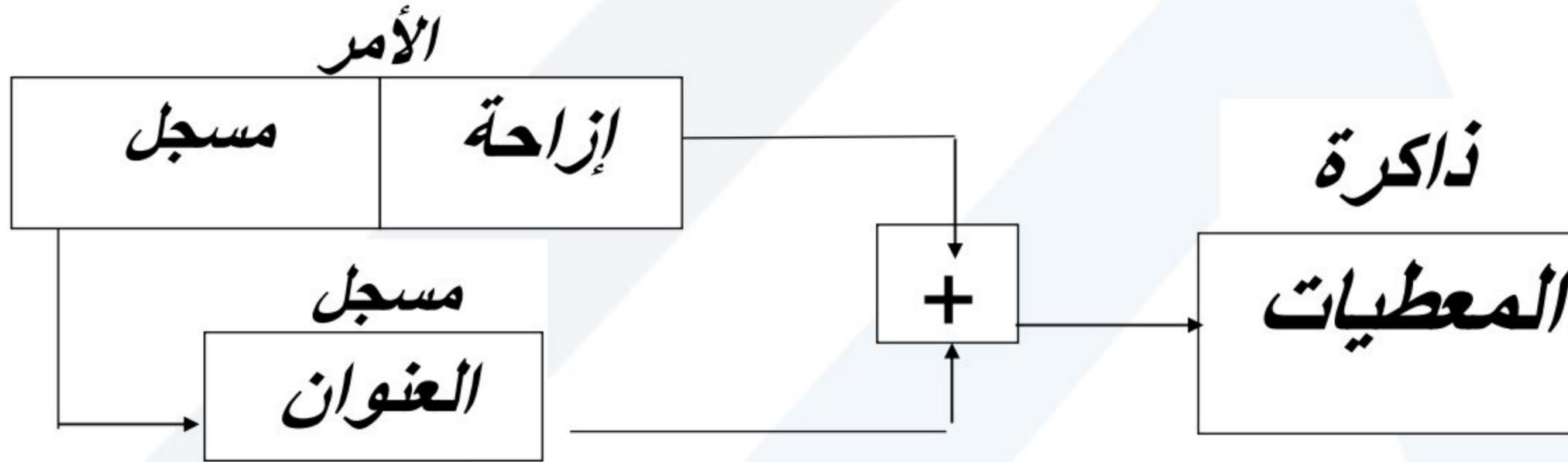
MOV AX,[BP]. [DI] \longleftrightarrow AX ← [DI]

PA= (SS)*16+BP+DI; or SI

عنوان المعطيات المخزنة في الذاكرة: عنوان مختلطة

- العنوان الفعال يساوي مجموع قيمة الإزاحة المؤلفة من 8 أو 16 خانة ومحتوى المسجل الأساسي أو المسجل الدليلي.

- عنوان أساسية مباشرة Based Direct Addressing
- عنوان دليلية مباشرة Indexed Direct Addressing
- عنوان دليلية أساسية مباشرة Based Indexed Direct Addressing



عنونة مختلطة: عنونة أساسية مباشرة

العنوان الفعال يساوي مجموع قيمة الإزاحة المؤلفة من 8 أو 16 خانة ومحتوى المسجل الأساسي أو.

$$EA = \{(BX), (BP)\} + \{ \text{إزاحة غير مباشرة 8 أو مباشرة 16 خانة} \}$$

للحصول على العنوان الفيزيائي نجمع مع محتوى DS

MOV AX, [BX]. BETA حيث $BETA = 1632$

$$PA = (DS) * 16 + BX + 1632$$

MOV AX, [BP]. BETA حيث $BETA = 1632$

$$PA = (SS) * 16 + BP + 1632$$

عنونة مختلطة: عنونة دليلية مباشرة

العنوان الفعال يساوي مجموع قيمة الإزاحة المؤلفة من 8 أو 16 خانة ومحتوى المسجل الأساسي أو.

$$EA = \{(SI), (DI)\} + \{ \text{إزاحة غير مباشرة 8 أو مباشرة 16 خانة} \}$$

للحصول على العنوان الفيزيائي نجمع مع محتوى DS

MOV AX, BETA[SI] حيث BETA = 1632

$$PA = (DS) * 16 + SI + 1632$$

MOV AX, BETA[DI] حيث BETA = 1632

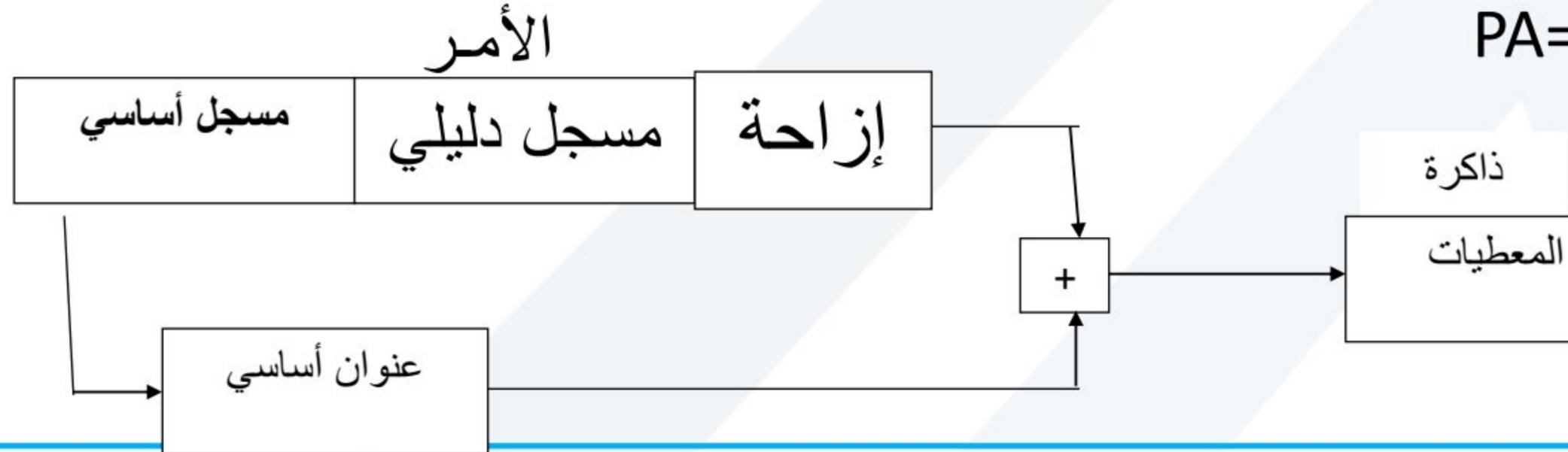
$$PA = (DS) * 16 + DI + 1632$$

عنوان مختلطة: عنوان أساسية دليلية مباشرة

العنوان الفعال يساوي مجموع محتويات المسجل الأساسي ومحتويات المسجل الدليلي مع قيمة الإزاحة التي يمكن أن تكون إما 8 أو 16 خانة كما يلي: {الإزاحة 8 أو 16 خانة} + {(DI),(SI)} + EA = {(BX),(BP)}

BETA = 1632 حيث MOV AX, [BX].BETA[SI]

PA = (DS)*16 + BX + SI + 1632



عنونة السلاسل

- لا تستخدم تعليمات السلاسل طرق العنونة المذكورة سابقاً للنفاز إلى مواقع الذاكرة الحاوية على الحدود التي تطبق عليها هذه التعليمات وتعتبر هذه التعليمات أن العنوان الفعال للمصدر محدد بمحتوى المسجل DI.
- وفي حال استخدام تعليمات التكرار REP يقوم المعالج آلياً بضبط محتوى المسجلين SI و DI مزاييدة أو مناقصة بحسب حالة DF.
- مثال تعليمة MOVS تستخدم SI و DS للمصدر و DI و ES للهدف.

أنماط عنونة بوابات الإدخال والإخراج

- عندما نتعامل مع نظام إدخال/إخراج بتخطيط الذاكرة الذي نتعامل من خلاله مع حيز من الذاكرة لأجل أعمال الإدخال/الإخراج يمكن أن نطبق جميع أنواع العنونة المذكورة سابقاً.
- أما إذا أردنا أن نتعامل مع بوابات الإدخال/الإخراج فهناك نمطان لعنونة هذه البوابات:
 - نمط عنونة البوابة المباشر
 - نمط عنونة البوابة غير المباشر

أنماط عنوانة بوابات الإدخال والإخراج

- نمط عنوانة البوابة المباشر:

يؤخذ رقم البوابة كقيمة فورية مؤلفة من 8 BITS موجودة في حقل مخصص لها في التعليمات ويسمح لنا هذا النمط بعنوانة البوابات ذات الأرقام 0 - 255.

IN AL, [32H]

- نمط عنوانة البوابة غير المباشر:

يؤخذ رقم البوابة من المسجل DX.

IN AL, DX

أنماط عنونة الانتقال

- طرق عنونة الانتقال تقسم إلى:
- مباشر داخل المنطقة.
- غير المباشر داخل المنطقة.
- مباشر بين المناطق.
- غير مباشرة بين المناطق.

أنماط عنوانة الانتقال

مباشر داخل المنطقة:

- العنوان الفعال يساوي حاصل جمع الإزاحة (8 أو 16 خانة) مع المحتويات الحالية لـ IP
- عندما تكون الإزاحة 8 خانات يدعى بالانتقال القصير.
- العنوان المباشر داخل هذا النوع من الانتقال يستخدم في الانتقال غير المشروط.

أنماط عنوانة الانتقال

غير المباشر داخل المنطقة:

- العنوان الفعال للانتقال هو محتويات المسجل أو خلايا الذاكرة المبين في أي طريقة لعنوانة المعطيات (ما عدا الطريقة غير المباشرة) عندها محتويات IP تبدل بالعنوان الفعال للانتقال هذا النوع يسمح في الأوامر للانتقال غير المشروط فقط.

أنماط عنونة الانتقال

مباشر بين المناطق:

- تستبدل محتويات IP بجزء من الأمر وكذلك محتويات CS بالجزء الآخر من الأمر والهدف من هذا النوع تأمين الانتقال من منطقة ترميز إلى أخرى.

أنماط عنونة الانتقال

غير مباشرة بين المناطق:

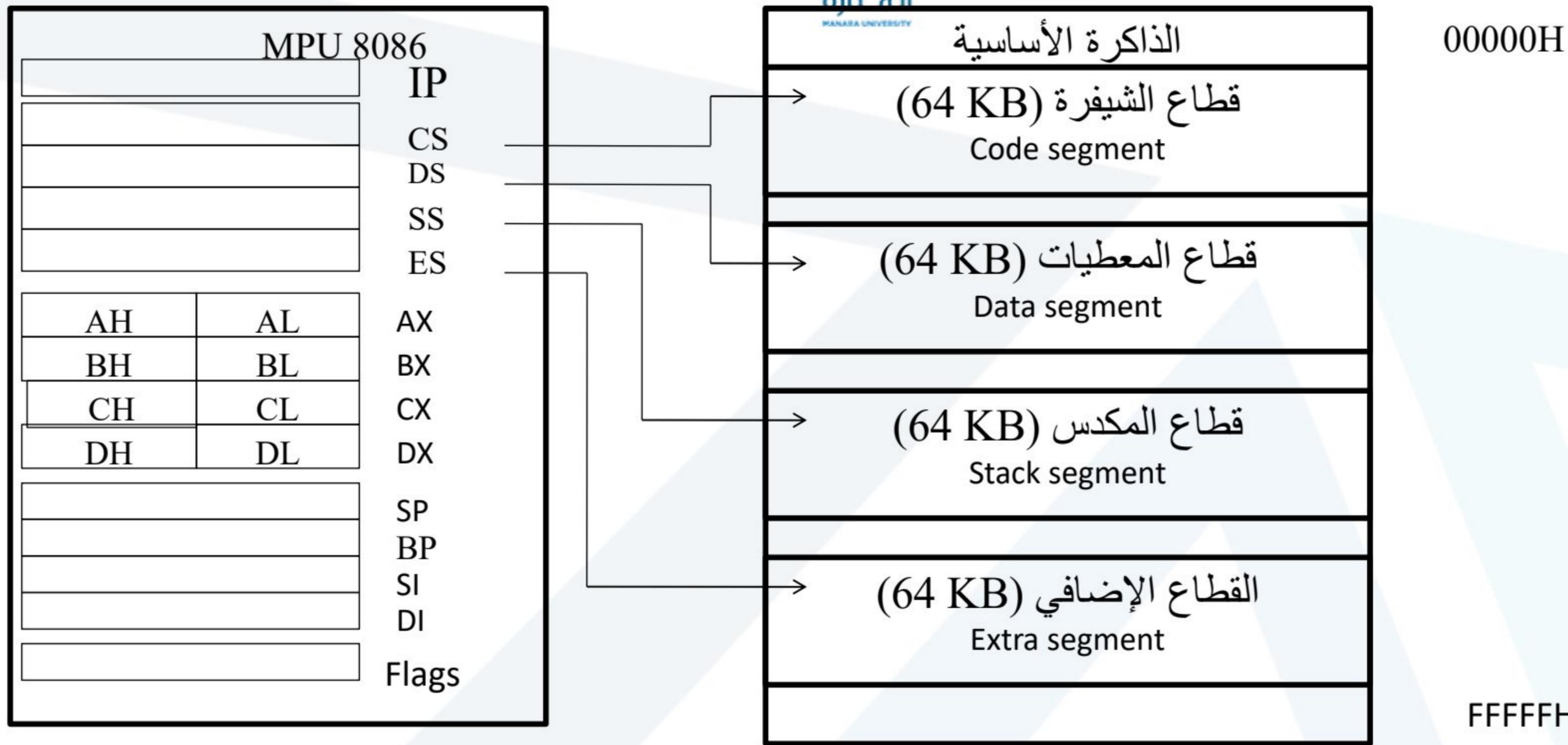
- تستبدل محتويات IP و CS بكلمتين متداخلتين في الذاكرة وهاتان الكلمتان محددتان بواسطة طريقة العنونة للمعطيات ما عدا الفورية والسجلاتية نلاحظ العنوان الفيزيائي للانتقال يساوي مجموع المحتويات الجديدة لـ IP و CS المضروبة بـ 16_{10} وكذلك إن الانتقال بين المناطق غير مشروط (إجباري).



جامعة
المنارة

MANARA UNIVERSITY

النموذج البرمجي للمعالج 8086



أوجد محتوى المسجلات
Ax, Bx, SI, DI, BP, DX,
IP بعد تنفيذ كل تعليمة من
التعليمات الآتية. علماً أن
الوضع المحلي لوحدة CPU
كما هو موضح بالشكل

MPU 8086		
0002		IP
00C0H		CS
FC00H		DS
FFF0H		SS
FD00H		ES
00	03	AX
00	00	BX
00	11	CX
11	00	DX
AAAAH		SP
2222H		BP
0003H		SI
4444H		DI
X		Flags

	FFFFFH
BBH	FC005H
78H	FC004H
3AH	FC003H
8BH	FC002H
D9H	FC001H
C3H	FC000H
	00000H

```
MOV AX,BX
MOV AH,13H
MOV CX,[0002]
MOV DX,[SI]
MOV AX,[BX].01
```