



Computer Architecture 1

8086 البرمجة بلغة التجميع لعائلة المعالج

8086 MICROPROCESSOR FAMILY ASSEMBLY
LANGUAGE PROGRAMMING

Lecture 4

Prof Dr. Eng. Mariam M. Saii

صيغة التعليم

- يتراوح طول التعليم في المعالج 8086 من بايت إلى ستة بايتات
- البايت الأول يمثل رمز العملية OpCode.
- البايت الثاني يمثل نظام العنونة.
- البايت الثالث يمثل القسم الأدنى من قيمة الإزاحة.
- البايت الرابع يمثل القسم الأعلى من قيمة الإزاحة.
- البايت الخامس يمثل القسم الأدنى من قيمة المعطيات.
- البايت السادس يمثل القسم الأعلى من قيمة المعطيات.

صيغة التعليمة

| البايت الأول | | | | | | | | البايت الثاني | | | | | | | | البايت الثالث | البايت الرابع | البايت الخامس | البايت السادس | |
|--------------|---|---|---|---|---|---|---|---------------|---|---|-----|---|---|-----|---|---------------|----------------|---------------|---------------|--|
| 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | | | | | |
| | | | | | | | | | | | | | | | | Low disp data | High disp data | Low data | High data | |
| OpCode | | | | | | | W | mod | | | reg | | | r/m | | | | | | |

خانة تحديد حجم المعطيات
 W=0 byte
 W=1 2 byte

صيغة التعليمة

| البايت الأول | | | | | | | | البايت الثاني | | | | | | | | البايت الثالث | البايت الرابع | البايت الخامس | البايت السادس |
|--------------|---|---|---|---|---|---|---|---------------|---|-----|---|-----|---|-----|---|---------------|----------------|---------------|---------------|
| 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | | | | |
| | | | | | | | | | | | | | | | | Low disp data | High disp data | Low data | High data |
| OpCode | | | | | | | | | W | mod | | reg | | r/m | | | | | |

Mod يستخدم للتمييز بين عنوانة المسجل والذاكرة

صيغة التعليمة

| البايت الأول | | | | | | | | البايت الثاني | | | | | | | | البايت الثالث | البايت الرابع | البايت الخامس | البايت السادس | |
|--------------|---|---|---|---|---|---|---|---------------|-----|---|---|---|-----|---|---|---------------|----------------|---------------|---------------|--|
| 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | | | | | |
| | | | | | | | | | | | | | | | | Low disp data | High disp data | Low data | High data | |
| OpCode | | | | | | | | W | mod | | | | reg | | | | r/m | | | |

يحدد مع الخانة W المسجل المستخدم

صيغة التعليمة

| البايت الأول | | | | | | | | البايت الثاني | | | | | | | | البايت الثالث | البايت الرابع | البايت الخامس | البايت السادس |
|--------------|---|---|---|---|---|---|---|---------------|---|---|-----|---|---|-----|---|---------------|----------------|---------------|---------------|
| 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | 7 | 6 | 5 | 4 | 3 | 2 | 1 | 0 | | | | |
| | | | | | | | | | | | | | | | | Low disp data | High disp data | Low data | High data |
| OpCode | | | | | | | W | mod | | | reg | | | r/m | | | | | |

يستخدم لتحديد مسجل القطاع المستخدم

مجموعة التعليمات الأساسية

- تقسم تعليمات عائلة المعالج 8086 إلى الأقسام التالية:
 - تعليمات نقل المعطيات.
 - التعليمات الحسابية.
 - تعليمات معالجة الخانات.
 - تعليمات السلاسل.
 - تعليمات نقل سياق تنفيذ البرنامج.
 - تعليمات التحكم بالمعالج.

تعليمات نقل المعطيات

- تقسم تعليمات نقل المعطيات إلى الأقسام التالية:
 - تعليمات النقل المستخدمة للأغراض العامة.
 - تعليمات الإدخال والإخراج.
 - تعليمات تحميل العناوين.
 - تعليمات الأعلام



جامعة
المنارة
MANARA UNIVERSITY

تعليمات النقل المستخدمة للأغراض العامة

MOV DST , SRC

• تعليمة MOV:

• تنقل هذه التعليمة BYTE أو WORD بين المسجلات وبين مواقع الذاكرة والمسجلات ولا تؤثر على محتوى مسجل الأعلام.

• يمكن لهذه التعليمة نقل المعطيات:

MOV AX , BX

MOV AX , 1345H

MOV AX , BX

MOV [SI], 1345H

MOV AX , [SI]

• من مسجل إلى مسجل.

• من الحد الفوري إلى مسجل.

• من الحد الفوري إلى خلايا الذاكرة.

• من خلايا الذاكرة إلى مسجل.

• من مسجل إلى خلايا الذاكرة.

• من مسجل أو خلايا الذاكرة إلى مسجل المنطقة (ماعداء CS).

• من مسجل المنطقة إلى خلايا الذاكرة أو مسجل.

• التعامل مع مسجلات المقاطع يتم عبر وسيط AX

تعليمات النقل المستخدمة للأغراض العامة

• تعليمة XCHG : OPR_1, OPR_2 XCHG

• تقوم هذه التعليمة بالتبديل بين محتويات الحد الأول والحد الثاني

• يمكن لـ OPR_1, OPR_2 أن يكون

• أسماء مسجلات أو

• محتوى مواقع ذاكرة.

• يتم التبديل سواء أكانت المعطيات بطول بايت أم كلمة. وهذه التعليمة لا تؤثر على محتوى مسجل الأعلام.

تعليمات النقل المستخدمة للأغراض العامة

• تعليمة PUSH:

PUSH OPR

• مثال:

PUSH AX

• بفرض $SP = 001A$ ، $AX = AABBB$

• بعد تنفيذ الأمر السابق يصبح محتوى $SP = 0018$.

• محتوى المكس عند العنوان 0019 مساوياً القيمة AA ومساوياً القيمة BB عند العنوان 0018.

تعليمات النقل المستخدمة للأغراض العامة

- تعليمة POP: POP REG
- تنقل هذه التعليمة كلمة المعطيات الموجودة في قمة المكس إلى REG
- ويترافق ذلك مع مزايده SP بمقدار 2
- وتستخدم هذه التعليمة لنقل معطيات مخزنة مؤقتاً إلى أحد المسجلات.

تعليمات الإدخال و الإخراج

• تعليمة OUT/ IN

• IN AL , PORT

• OUT PORT , AL

• تقوم تعليمة IN بنقل كلمة من بوابة الدخل إلى المسجل AL أو AX.

• يمكن استخدام العنونة سالفة الذكر للدخل/الخروج في هذه التعليمة والعكس صحيح في تعليمة OUT.

تعليمات تحميل العناوين

- تعالج هذه التعليمات عناوين التحويلات أكثر من معالجتها لمحتوى المواقع المحددة بهذه العناوين
- تفيد هذه التعليمات في معالجة القوائم والسلاسل بشكل أساسي.
- التعليمات LEA ، LDS ، LES

تعليمات تحميل العناوين

LEA REG16 , MEM16

• تعليمة LEA:

- وتعني تحميل العنوان الفعال (LOAD EFFECT ADDRESS).
- وتقوم هذه التعليمة بنقل انزياح معامل الذاكرة إلى مسجل أغراض عامة بطول 16 BIT
- ولا تؤثر هذه التعليمة على أي من الأعلام
- وتستخدم لتحميل العناوين في المسجلات.

LEA BX , TABL [DI]

DI = 0055H

BX= TABL + 0055H

LEA SI, TABL

SI= TABL

• مثال:



جامعة
المنارة
MANARA UNIVERSITY

تعليمات تحميل العناوين

LDS REG16 , MEM32

• تعليمة LDS

- وتعني حمل مؤشر باستخدام DS (LOAD POINTER USING DS)
- تقوم هذه التعليمة بنقل متحول مؤشر من 32 BIT من معامل ذاكرة إلى مسجل أغراض عامة والمسجل DS
- يتم نقل كلمة الانزياح المؤشر إلى مسجل الأغراض العامة
- نقل كلمة القطاع التي تشكل أساس المؤشر إلى المسجل DS
- مثال
LDS SI, [4000H]

DS=0200, [02400]=20H, [02401]=00H,
[02402]=00H, [02403]=03H,

بعد تنفيذ التعليمة يصبح DS=0300 ، SI= 0020

تعليمات تحميل العناوين

تعليلة LES REG16 , MEM32 LES

• تعني حمل مؤشر باستخدام ES (LOAD POINTER USING ES)

• هذه التعليلة تشبه تماماً تعليلة LDS باستثناء تخزين كلمة القطاع في المسجل ES بدلاً من DS.

تعليمات الأعلام

• وهي مجموعة التعليمات التي تتعامل مع مسجل الأعلام وهم LAHF,SAHF, PUSHF, POPF.

• تعليمة LAHF

- وتعني حمل مسجل الأعلام في المسجل AH
- تقوم هذه التعليمة بأخذ نسخة من SF,ZF,AF,PF,CF إلى الخانات 7,6,4,2,0 من المسجل AH على التوالي
- لا تتأثر خانات مسجل الأعلام بهذه التعليمة.



جامعة
المنارة
MANARA UNIVERSITY

تعليمات الأعلام

• تعليمة SAHF

- وتعني خزن المسجل AH في مسجل الأعلام
- وهي بعكس تعليمة LAHF مع الملاحظة أن قيم الخانات PF,CF,SF,ZF,AF ستتغير بدون تغيير باقي خانات مسجل الأعلام.



جامعة
المنارة

تعليمات الأعلام

• تعليمة PUSHF

- تقوم هذه التعليمة بمناقصة SP بمقدار 2 ومن ثم نقل محتوى مسجل الأعلام إلى أعلى المكس
- ولا تغير هذه التعليمة من محتوى مسجل الأعلام.

• تعليمة POPF

- تقوم بعكس ما تقوم به تعليمة PUSHF مع ملاحظة أن محتوى مسجل الأعلام سيتغير إلى القيم الجديدة المخزنة في المكس.
- تنفيذ تعليمتا *PUSHF, POPF* لحفظ الأعلام قبل الانتقال إلى برنامج فرعي واستعادتها بعد الانتهاء من تنفيذه.

التعليمات الحسابية

- هناك أربعة أنماط للأعداد العشرية والتي تطبق عليها هذه التعليمات:
 - الأعداد الثنائية بدون إشارة.
 - الأعداد الثنائية بوجود إشارة.
 - الأعداد العشرية المدمجة بدون إشارة.
 - الأعداد العشرية غير المدمجة بدون إشارة.
- فيما يلي نبين العمليات الحسابية الممكن تنفيذها مباشرة بأوامر عائلة المعالج 8086

التعليمات الحسابية

- العمليات الحسابية الممكن تنفيذها مباشرة بأوامر عائلة المعالج 8086
- الأعداد الثنائية مع الإشارة وبدون الإشارة ويطبق عليها العمليات التالية:
- الجمع والطرح، ويتعامل مع المعطيات ذات الطول (WORD - BYTE) - متعدد الدقة - أي المعطيات بطول 32).
- الضرب والقسمة، ويتعامل مع المعطيات ذات الطول (WORD - BYTE).

التعليمات الحسابية

- العمليات الحسابية الممكن تنفيذها مباشرة بأوامر عائلة المعالج 8086
 - الأعداد العشرية المدمجة بدون إشارة
 - يطبق عليها الجمع والطرح،
 - ويتعامل مع المعطيات ذات الطول BYTE.
 - الأعداد العشرية غير المدمجة بدون إشارة
 - يطبق عليها الجمع والطرح والضرب والقسمة، ويتعامل مع المعطيات ذات الطول BYTE.
- تؤثر التعليمات الحسابية على كل من OF, CF, AF, SF, ZF, PF من مسجل الأعلام. وتسمى هذه الأعلام بالأعلام الحسابية.

التعليمات الحسابية: تعليمات الجمع

تعليمة ADD

ADD DST , SRC

- تقوم بجمع $DST + SRC \rightarrow DST$
- حيث SRC, DST معطيات بطول BYTE أو WORD بدون أو مع إشارة.
- تؤثر هذه التعليمة على جميع الأعلام الحسابية.

تعليمة ADC

- ADC تشابه ADD مع ملاحظة أن

CF+DST+SRC

DST

التعليمات الحسابية: تعليمات الجمع

في حالة الجمع متعدد الدقة وبفرض أن

- الكلمة الصغرى للحد موجودة في $OPR1$ وفي $OPR2$
- النتيجة في $OPR SUM$.
- الكلمة الكبرى فهي موجودة في $OPR1+2$ و $OPR2+2$
- النتيجة في $OPR SUM+2$.
- الكلمة الصغرى دائماً تجمع بأمر الجمع بدون حمل والكلمة الكبرى تجمع بأمر الجمع مع الحمل.

التعليمات الحسابية: تعليمات الجمع

ويتم وفق الإجراءات التالية:

- MOV AX , OPR1
- ADD AX , OPR2
- MOV OPR SUM , AX
- MOV AX , OPR1+2
- ADC AX , OPR2+2
- MOV OPR SUM+2 , AX

التعليمات الحسابية: تعليمات الجمع

تعليمة INC

INC OPR

OPR+1 → OPR

- تضيف واحداً إلى OPR
- OPR بطول BYTE أو WORD
- تتعامل مع الناتج كرقم ثنائي بدون إشارة.
- تؤثر على جميع الأعلام الحسابية باستثناء CF.

التعليمات الحسابية: تعليمات الجمع

- تعليمة AAA : ASCII ADJUST FOR ADDITION
- تصحيح الأعداد المرمزة بـ ASCII من أجل الجمع.
- تقوم هذه التعليمة:
 - بتغيير محتوى AL إلى قيمة عشرية غير مدمجة
 - وتصفر النصف الأعلى من البايت.
 - تؤثر هذه التعليمة على العلمين AF, CF بينما تكون حالة بقية الأعلام غير محددة.

التعليمات الحسابية: تعليمات الجمع

- تعليمة DAA: DECIMAL ADJUST FOR ADDITION
- تصحيح جميع الأعداد المرمزة كأعداد عشرياً من أجل الجمع.
- تستخدم هذه التعليمة لتصحيح ناتج جمع عددين مرمزين عشرياً.
- وتؤثر هذه التعليمة على جميع الأعلام الحسابية باستثناء OF.

التعليمات الحسابية: تعليمات الطرح

SUB DST , SRC

• تعليمة SUB:

DST – SRC → DST

- تنفذ على حدود بطول BYTE أو WORD بإشارة أو بدون إشارة
- وتؤثر على جميع الأعلام الحسابية.

التعليمات الحسابية: تعليمات الطرح

SBB DST , SRC

تعليمة SBB:

• تشابه التعليمة السابقة باستثناء

$DST - (SRC + CARRY) \longrightarrow DST$

• ويطبق عليها ما يطبق على تعليمة SUB.

التعليمات الحسابية: تعليمات الطرح

DEC OPR

• تعليمة DEC:

OPR- 1 → OPR

- تقبل حدود بطول BYTE أو WORD
- وتؤثر على جميع الأعلام الحسابية باستثناء CF.



جامعة
المنارة

التعليمات الحسابية: تعليمات الطرح

NEG OPR

• تعليلة NEG:

0 - OPR → OPR

• قلب إشارة OPR تؤثر على جميع الأعلام الحسابية مع ملاحظة أن:

if OPR > 0 CF = SF = 1 PF = 1

otherwise CF = SF = 0

if OPR = 0 ZF = 0 otherwise ZF = 1

If OPR=80H OR 8000H OF= 1 otherwise OF=0

• حيث OPR هو الناتج.

التعليمات الحاسوبية: تعليمات الطرح

CMB DST , SRC

• تعليمة CMP:

DST – SRC

- تقوم هذه التعليمة بطرح المصدر من الهدف ولا تخزن النتيجة في أي مكان.
- ما يهم فقط هو تأثير هذه التعليمة على مسجل الأعلام.
- وتستخدم من أجل عمليات القفز المشروط.
- وتؤثر هذه التعليمة على جميع الأعلام الحاسوبية.

التعليمات الحسابية: تعليمات الطرح

- تعليمات DAS , AAS
- تعليمتان مشابهتان لتعليمتي DAA , AAA إلا أنهما تستخدمان للتصحيح بالنسبة للطرح.

التعليمات الحسابية: تعليمات الضرب

• تعليمتا MUL , IMUL:

- MUL OPR بدون اشارة ; OPR
- IMUL OPR باشارة ; OPR

• تقومان بإنجاز عملية الضرب للمصدر مع المراكم AX

• تؤثر هاتان التعليمتان على CF , OF على الشكل التالي:

if Dx or AX \neq 0 Cf = Of = 1 else Cf = Of = 0

• وغير معروف تأثيرها على بقية الأعلام.

التعليمات الحسابية: تعليمات الضرب

• تعليمتا MUL , IMUL:

• MUL OPR BYTE

AL * OPR \longrightarrow WORD AX

• MUL OPR WORD

AX * OPR \longrightarrow WORD low AX

WORD high DX

التعليمات الحسابية: تعليمات الضرب

• تعليمتا AAM:

• تصحح نتيجة ضرب عددين عشريين غير مدمجين.

التعليمات الحسابية: تعليمات الضرب

• مثال: بفرض لدينا محتوى AL, BL على التوالي

$$AL = (B4)_{16} = (10110100)_2 = (-52)_{10} = (180)_{10}$$

$$BL = (11)_{16} = (00010001)_2 = (17)_{10} = (17)_{10}$$

• بعد تنفيذ الأمر IMUL BL يصبح لدينا

$$(-52 \ 17) = (884)_{10} = (374)_{16} \quad AX = (374)_{16}$$

$$CF = 1 \quad OF = 1$$

• بعد تنفيذ الأمر MUL BL يصبح لدينا

$$(180 \ 17) = (3060)_{10} = (0BF4)_{16} \quad AX = (0BF4)_{16}$$

$$CF = 1 \quad OF = 1$$

التعليمات الحسابية: تعليمات القسمة

تعليمتا DIV, IDIV:

DIV OPR

IDIV OPR

- في حالة التعامل مع BYTE يتم تقسيم محتوى AX على OPR ويوضع ناتج القسمة في AL والباقي في AH.
- تقوم تعليمتا DIV, IDIV بإنجاز عملية القسمة للأعداد بدون إشارة أو بإشارة على التوالي.

التعليمات الحسابية: تعليمات القسمة

تعليمات DIV, IDIV:

والمقسوم عليه موجود ضمن شكل الأمر، على أن يكون طول المقسوم ضعف طول المقسوم عليه أي:

- إذ كان OPR بطول 8 bits فالمقسوم الموجود في AX بطول 16 bits . يخزن ناتج القسمة في AL وباقي القسمة في AH.
- وإذ كان OPR بطول 16 bits فالمقسوم الموجود في DX:AX بطول 32 bits . يخزن ناتج القسمة في AX وباقي القسمة في DX.

التعليمات الحسابية: تعليمات القسمة

DIV BX

• مثال :

• يقوم الحاسب بتقسيم DX:AX على BX ويضع الناتج في AX والباقي في DX .

• DIV OPR-byte

• يقوم الحاسب بتقسيم AX على OPR-byte ويضع الناتج في AL والباقي في AH.

AH

التعليمات الحاسوبية: تعليمات القسم

• ملاحظة

- يتوجب علينا وضع قيمة المعامل في موقع ذاكرة ثم نجري عملية القسم عليه بعد أن نخزن المقسوم في المسجل AX أو $DX:AX$.

التعليمات الحاسوبية: تعليمات القسمة

تعليمة CWD (CONVERT WORD TO DOUBLE WORD)

- تقوم بنسخ القيمة الأكبر أهمية في المسجل AX على امتداد المسجل DX
- تستخدم في عملية تحويل المقسوم من كلمة إلى كلمة مضاعفة وذلك لضرورة كون المقسوم بطول كلمة مضاعفة عندما يكون المقسوم عليه بطول كلمة.
- تعليمتا CWD,CBW لا تؤثران على الأعلام.

التعليمات الحسابية: تعليمات القسمة

تعليمة CBW (CONVERT BYTE TO WORD)

- تقوم بنسخ القيمة الأكبر أهمية في المسجل AL على امتداد المسجل AX
- وتستخدم في عملية تحويل المقسوم من بايت إلى كلمة وذلك لضرورة كون المقسوم بطول كلمة عندما يكون المقسوم عليه بطول بايت.
- تعليمتا CWD,CBW لا تؤثران على الأعلام.

التعليمات الحسابية: تعليمات معالجة الخانات

وهي مجموعة من التعليمات التي تتعامل مع الخانات وتتكون من ثلاثة أقسام رئيسية

- التعليمات المنطقية.
- تعليمات الإزاحة.
- تعليمات الدوران.

التعليمات الحسابية: التعليمات المنطقية

- جميعها تتعامل مع حدود بطول BYTE أو WORD على شكل خانات.

| الشكل العام | التفسير |
|----------------|--|
| NOT OPR | $OPR \leftarrow \overline{(OPR)}$ |
| OR OPR1,OPR2 | $OPR1 \leftarrow (OPR2) \text{ or } (OPR1)$ |
| AND OPR1,OPR2 | $OPR1 \leftarrow (OPR2) \text{ AND } (OPR1)$ |
| XOR OPR1,OPR2 | $OPR1 \leftarrow (OPR2) \text{ XOR } (OPR1)$ |
| TEST OPR1,OPR2 | OPR1 and OPR2 |

التعليمات المنطقية

- أمر NOT فإنه لا يؤثر على الأعلام.
- في حين أن الأوامر المنطقية الأخرى فإنها تؤثر على الأعلام :
 - العلم AF فيبقى بحالة عدم تعيين
 - التأثير على الأعلام SF, ZF, PF, CF فيتم وفق القواعد العامة للتأثير على هذه الأعلام.
 - لا يمكن استخدام طريقة العنونة الفورية.

تعليمات الإزاحة وتعليمات الدوران

- تمكن هذه التعليمات من إزاحة BYTE أو WORD منطقياً أو حسابياً من مرة واحدة أو أكثر.
- يصل عدد مرات الإزاحة إلى 255 مرة
- يحدد عدد مرات الإزاحة بواسطة المسجل CL
- تكافئ كل عملية إزاحة حسابية إلى اليمين قسمة العدد على $/2/$ في حالة الخانة $LSB=0$
- تكافئ عملية الإزاحة نحو اليسار ضرب العدد بـ $/2/$.

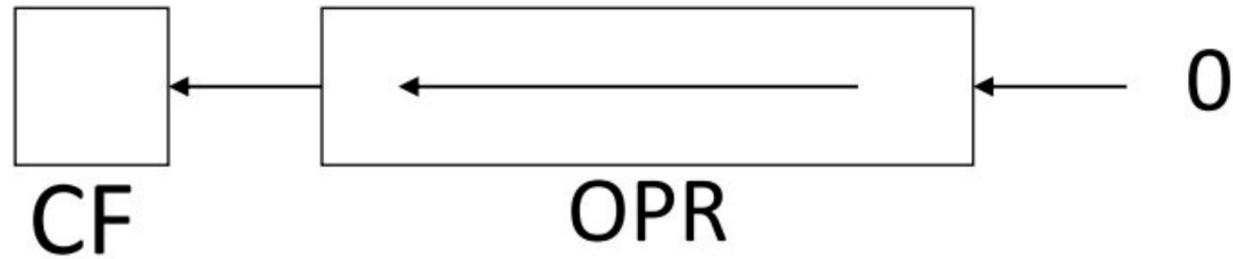
تعليمات الإزاحة وتعليمات الدوران

- OPR يحدد باستخدام كل طرق العنونة باستثناء العنونة الفورية.
- CNT فيمكن أن يكون ثابتاً يعبر عن قيمة أو يكون المسجل CL الذي يحتوي على عدد مرات الإزاحة.

تعليمات الإزاحة: *SAL*, *SHL* تعليمة

SHL OPR, CNT

الهدف: إزاحة منطقية إلى اليسار.



SAL OPR, CNT

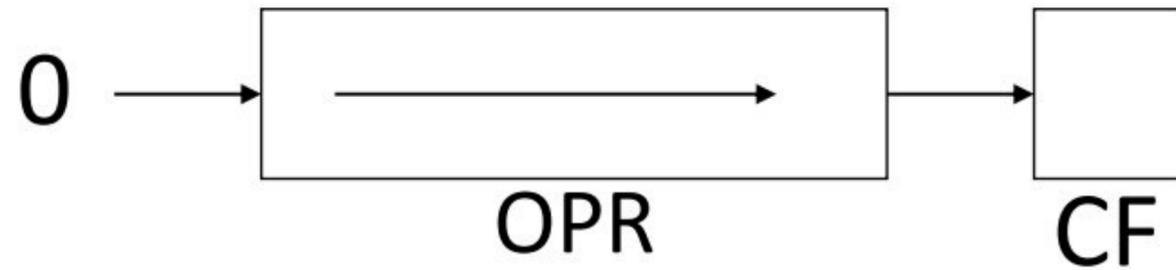
الهدف: إزاحة حسابية إلى اليسار.



تعليمات الإزاحة: SAR, SHR تعليمة

SHR OPR, CNT

الهدف: إزاحة منطقية إلى اليمين.



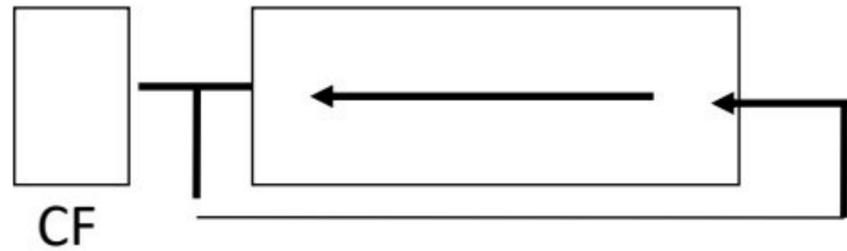
SAR OPR, CNT

الهدف: إزاحة حسابية نحو اليمين.



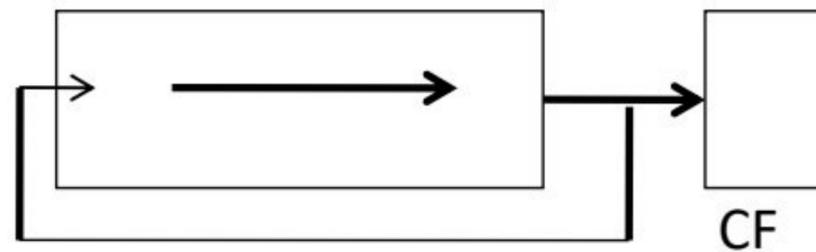
تعليمات الدوران: تعليمة *ROR* , *ROL*

ROL OPR , CNT



الهدف: دوران إلى اليسار.

ROR OPR , CNT

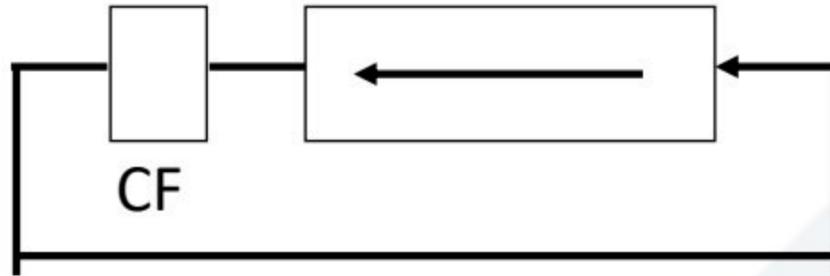


الهدف: دوران إلى اليمين.

تعليمات الدوران: تعليمة RCL

RCL OPR , CNT

الهدف: دوران عبر علم الحمل إلى اليسار.
التفسير:



تعليمات الإزاحة وتعليمات الدوران

تأثير كل من تعليمات الإزاحة وتعليمات الدوران على مسجل الأعلام:

- علم الحمل CF: موضح فيما سبق.
- العلم AF: غير محدد بالنسبة لتعليمات الإزاحة ولا يتأثر بتعليمات الدوران.
- الأعلام SF, ZF, PF: تتأثر بتعليمات الإزاحة وتغير محتواها كما في التعليمات المنطقية ولا تتأثر بتعليمات الدوران.
- العلم OF: غير محدد بعد حدوث إزاحة لأكثر من مرة بالنسبة لتعليمات الإزاحة والدوران.
- في حال حدوث إزاحة لمرة واحدة يكون $OF = 0$ إذا لم تتغير إشارة الخانة و $OF = 1$ إذا تغيرت خانة الإشارة.

تعليمات الإزاحة وتعليمات الدوران: مثال

بفرض لدينا $DL = (10001101)_2$ $CL = 3$ $CF = 1$
ما هو محتوى DL بعد تنفيذ الأوامر اللاحقة

SHL DL, CL;
SAL DL, CL;
SHR DL, CL;
SAR DL, CL;
MOV DL, 8D;
ROL DL, CL;
ROR DL, CL;
RCL DL, CL;
RCR DL, CL;

DL=01101000, CF=0
DL=01000000, CF=0
DL=00001000, CF=0
DL=00000001, CF=0
DL=10001101, CF=1
DL=01101100, CF = 0

تعليمات التحكم بالانتقال

- الهدف: التحكم بتتالي تنفيذ هذه التعليمات باستخدام تعليمات التحكم بالانتقال.
- يشير المسجل CS الى بداية القطاع الذي يحوي البرنامج
- IP يشير إلى انزياح التعليمية التالية والتي سيتم جلبها من الذاكرة.
- تسمى التعليمات التي تعدل محتوى المسجلين CS,IP بتعليمات الانتقال بين المناطق.
- أما تلك التي تعدل محتوى المسجل IP فتسمى تعليمات الانتقال ضمن المنطقة.

تعليمات التحكم بالانتقال

- تؤثر تعليمات نقل سياق البرنامج على هذين المسجلين حيث أن تغير محتواهما سيغير سياق التنفيذ الحالي.
- وهذا التغيير سيؤدي إلى جعل التعليمات المجلوقة مسبقاً والموجودة في رتل التعليمات غير صالحة لمتابعة التنفيذ وستقوم BIU بجلب التعليمات من الموقع الجديد وتسليمها إلى EU ومن ثم ملء رتل التعليمات بما يلي هذه التعليمة في الذاكرة.
- وهناك أربع مجموعات من هذه التعليمات:
 - تعليمات النقل غير المشروط
 - وتعليمات النقل المشروط
 - وتعليمات التحكم التكرارية وتعليمات المقاطعة.

تعليمات التحكم بالانتقال: تعليمات النقل غير المشروط

| تعليمات النقل غير المشروط | | |
|---------------------------|--------|---------------------|
| CALL | TARGET | استدعاء إجرائية |
| RET | | العودة من الإجرائية |
| JMP | TARGET | القفز غير المشروط |

تعليمات التحكم بالانتقال: تعليمات النقل المشروط

| تعليمات النقل المشروط | | |
|-----------------------|-------------|--|
| JA/JNBE | SHORT-LABEL | اقفز إذا كان أكبر وليس أصغر أو يساوي |
| JAE/JNB | SHORT-LABEL | اقفز إذا كان أكبر وليس أصغر |
| JB/JNAE/JC | SHORT-LABEL | اقفز إذا كان أصغر وليس أكبر ولا يساوي |
| JBE/JNA | SHORT-LABEL | اقفز إذا كان أصغر أو يساوي أو ليس أكبر |
| JC | SHORT-LABEL | اقفز إذا كان $CF=1$ |
| JE/JZ | SHORT-LABEL | اقفز في حالة التساوي أي إذا كان $ZF=1$ |
| JG/JNLE | SHORT-LABEL | اقفز إذا كان أكثر أو ليس أقل أو يساوي |

تعليمات التحكم بالانتقال: تعليمات النقل المشروط

| تعليمات النقل المشروط | | |
|-----------------------|-------------|--|
| JLE/JNG | SHORT-LABEL | اقفز إذا كان أقل أو يساوي أوليس أكثر |
| JNC | SHORT-LABEL | اقفز اذا كان $CF=0$ |
| JNE/JNZ | SHORT-LABEL | اقفز في حالة عدم التساوي أو كان $ZF=0$ |
| JNO | SHORT-LABEL | اقفز اذا كان $OF=0$ |
| JNP/JPO | SHORT-LABEL | اقفز اذا كان $PF=0$ أو الانجابية فردية |
| JNS | SHORT-LABEL | اقفز اذا كان $SF=0$ |
| JO | SHORT-LABEL | اقفز اذا كان $OF=1$ |
| JP/JPE | SHORT-LABEL | اقفز اذا كان $PF=1$ أو الانجابية زوجية |
| JS | SHORT-LABEL | اقفز اذا كان $SF=1$ |

تعليمات التحكم بالانتقال: تعليمات التحكم التكرارية

| تعليمات التحكم التكرارية | | |
|--------------------------|--|--|
| | | تعليلة الدخول في حلقة |
| LOOPE/LOOPZ | | نفذ الحلقة في حالة التساوي أي $ZF=1$ |
| LOOPNE/LOOPNZ | | نفذ الحلقة في حالة عدم التساوي أي $ZF=0$ |
| JCXZ | | اقفز اذا كان $CX=0$ |

تعليمات التحكم بالانتقال: تعليمات المقاطعة

تعليمات المقاطعة

| | | |
|-------|-------------|---------------------|
| INT n | n عدد 0-255 | مقاطعة من النمط n |
| INTO | | مقاطعة اذا كان OF=1 |
| IRET | | العودة من المقاطعة |



جامعة
المنارة
MANARA UNIVERSITY

تعليمات الإزاحة وتعليمات الدوران: مثال

بفرض لدينا $DL=(8D)_{16} = (10001101)_2$ $CL=2$ $CF=1$

ما هو محتوى DL بعد تنفيذ الأوامر اللاحقة

SHL DL , CL; DL=00110100, CF=0
SAL DL , CL; DL=11010000, CF=0
SHR DL , CL; DL=00110100, CF=0
SAR DL , CL; DL=00001101, CF=0
ROL DL , CL; DL=00110100, CF=0
ROR DL , CL; DL=00001101, CF=1
RCL DL , CL; DL=01101100, CF = 0
RCR DL , CL; DL=01101100, CF = 0



جامعة
المنارة
MANARA UNIVERSITY

تعليمات الحسابية: مثال

• بفرض لدينا $AX = (0400)_{16} = (1024)_{10}$

$BL = (B4)_{16} = (-76)_{10} = (180)_{10}$

• بعد تنفيذ الأمر $DIV BL$ يصبح لدينا

$AX BL = (05)_{16}$

$AL = (05)_{16} = (5)_{10}$

$AH = (124)_{10} = (7C)_{16}$

بعد تنفيذ الأمر $IDIV BL$ يصبح لدينا

$AL = (F3)_{16} = (-13)_{10}$

$AH = (38)_{10} = (26)_{16}$